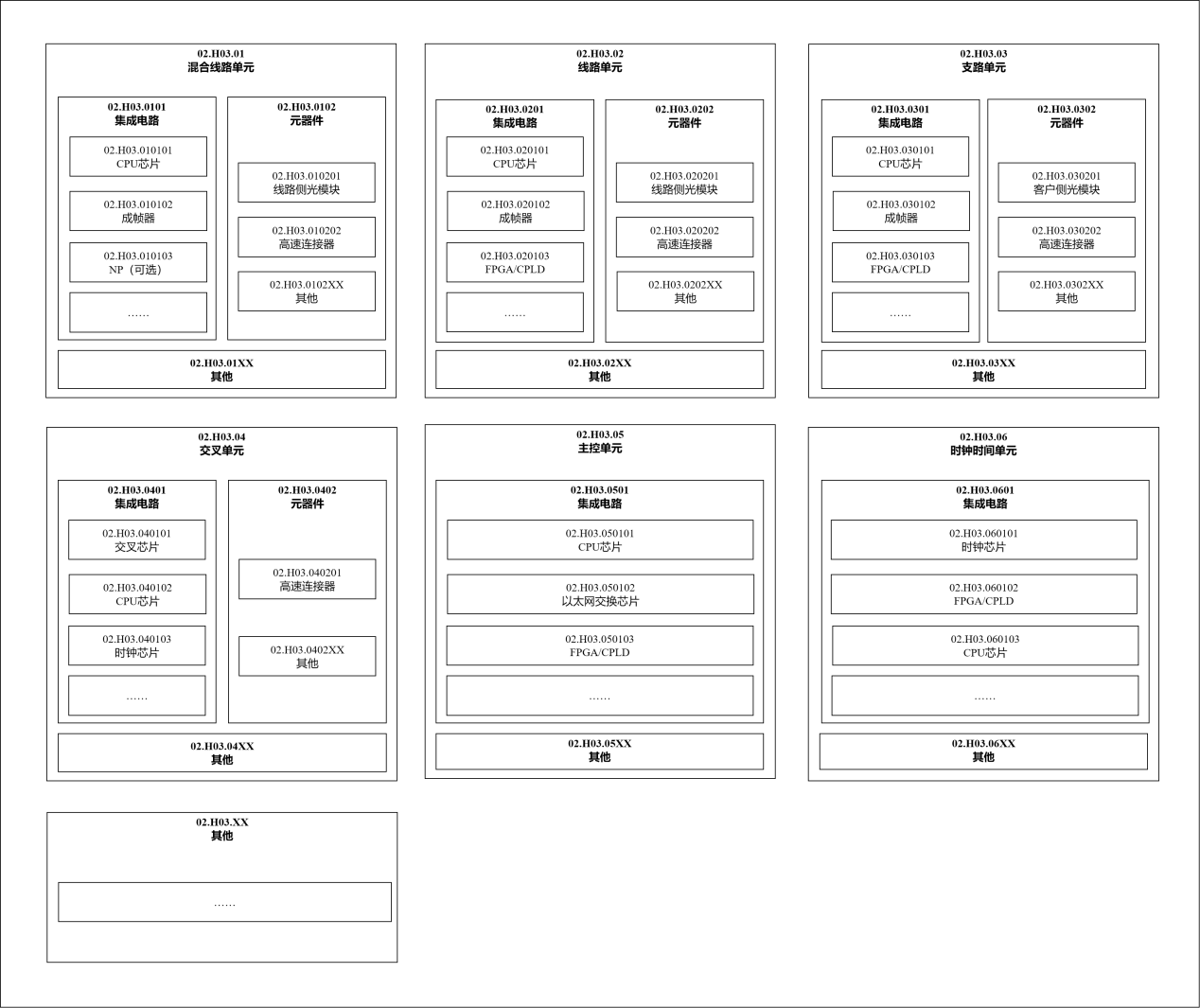
**F5G光传输设备（框式交叉）产品框架图**

1. 产品框架图



二、主要部件及器件清单

| **一级类别/编号** | **二级类别/编号** | **三级类别编号** | **三级类别** | **备注** |
| --- | --- | --- | --- | --- |
| 混合线路单元/02.H03.01 | 集成电路/02.H03.0101 | 02.H03.010101 | CPU芯片 | / |
| 02.H03.010102 | 成帧器 | / |
| 02.H03.010103 | NP（可选） | / |
| 02.H03.010104 | FPGA/CPLD | / |
| 02.H03.010105 | 内存 | / |
| 02.H03.010106 | 存储 | / |
| 02.H03.010107 | 时钟芯片 | / |
| 02.H03.0101XX | 其他 | / |
| 元器件/02.H03.0102 | 02.H03.010201 | 线路侧光模块 | / |
| 02.H03.010202 | 高速连接器 | / |
| 02.H03.0102XX | 其他 | / |
| 其他/02.H03.01XX | 02.H03.01XX00 | / | / |
| 线路单元/02.H03.02 | 集成电路/02.H03.0201 | 02.H03.020101 | CPU芯片 | / |
| 02.H03.020102 | 成帧器 | / |
| 02.H03.020103 | FPGA/CPLD | / |
| 02.H03.020104 | 内存 | / |
| 02.H03.020105 | 存储 | / |
| 02.H03.020106 | 时钟芯片 | / |
| 02.H03.0201XX | 其他 | / |
| 元器件/02.H03.0202 | 02.H03.020201 | 线路侧光模块 | / |
| 02.H03.020202 | 高速连接器 | / |
| 02.H03.0202XX | 其他 | / |
| 其他/02.H03.02XX | 02.H03.02XX00 | / | / |
| 支路单元/02.H03.03 | 集成电路/02.H03.0301 | 02.H03.030101 | CPU芯片 | / |
| 02.H03.030102 | 成帧器 | / |
| 02.H03.030103 | FPGA/CPLD | / |
| 02.H03.030104 | 内存 | / |
| 02.H03.030105 | 存储 | / |
| 02.H03.030106 | 时钟芯片 | / |
| 02.H03.0301XX | 其他 | / |
| 元器件/02.H03.0302 | 02.H03.030201 | 客户侧光模块 | / |
| 02.H03.030202 | 高速连接器 | / |
| 02.H03.0302XX | 其他 | / |
| 其他/02.H03.03XX | 02.H03.03XX00 | / | / |
| 交叉单元/02.H03.04 | 集成电路/02.H03.0401 | 02.H03.040101 | 交叉芯片 | / |
| 02.H03.040102 | CPU芯片 | / |
| 02.H03.040103 | 时钟芯片 | / |
| 02.H03.040104 | 内存 | / |
| 02.H03.040105 | 存储 | / |
| 02.H03.040106 | FPGA/CPLD | / |
| 02.H03.0401XX | 其他 | / |
| 元器件/02.H03.0402 | 02.H03.040201 | 高速连接器 | / |
| 02.H03.0402XX | 其他 | / |
| 其他/02.H03.04XX | 02.H03.04XX00 | / | / |
| 主控单元/02.H03.05 | 集成电路/02.H03.0501 | 02.H03.050101 | CPU芯片 | / |
| 02.H03.050102 | 以太网交换芯片 | / |
| 02.H03.050103 | FPGA/CPLD | / |
| 02.H03.050104 | 内存 | / |
| 02.H03.050105 | 时钟芯片 | / |
| 02.H03.050106 | 存储 | / |
| 02.H03.0501XX | 其他 | / |
| 其他/02.H03.05XX | 02.H03.05XX00 | / | / |
| 时钟时间单元/02.H03.06 | 集成电路/02.H03.0601 | 02.H03.060101 | 时钟芯片 | / |
| 02.H03.060102 | FPGA/CPLD | / |
| 02.H03.060103 | CPU芯片 | / |
| 02.H03.060104 | 内存 | / |
| 02.H03.060105 | 存储 | / |
| 02.H03.0601XX | 其他 | / |
| 其他/02.H03.06XX | 02.H03.06XX00 | / | / |
| 其他/02.H03.XX | / | / | / | / |