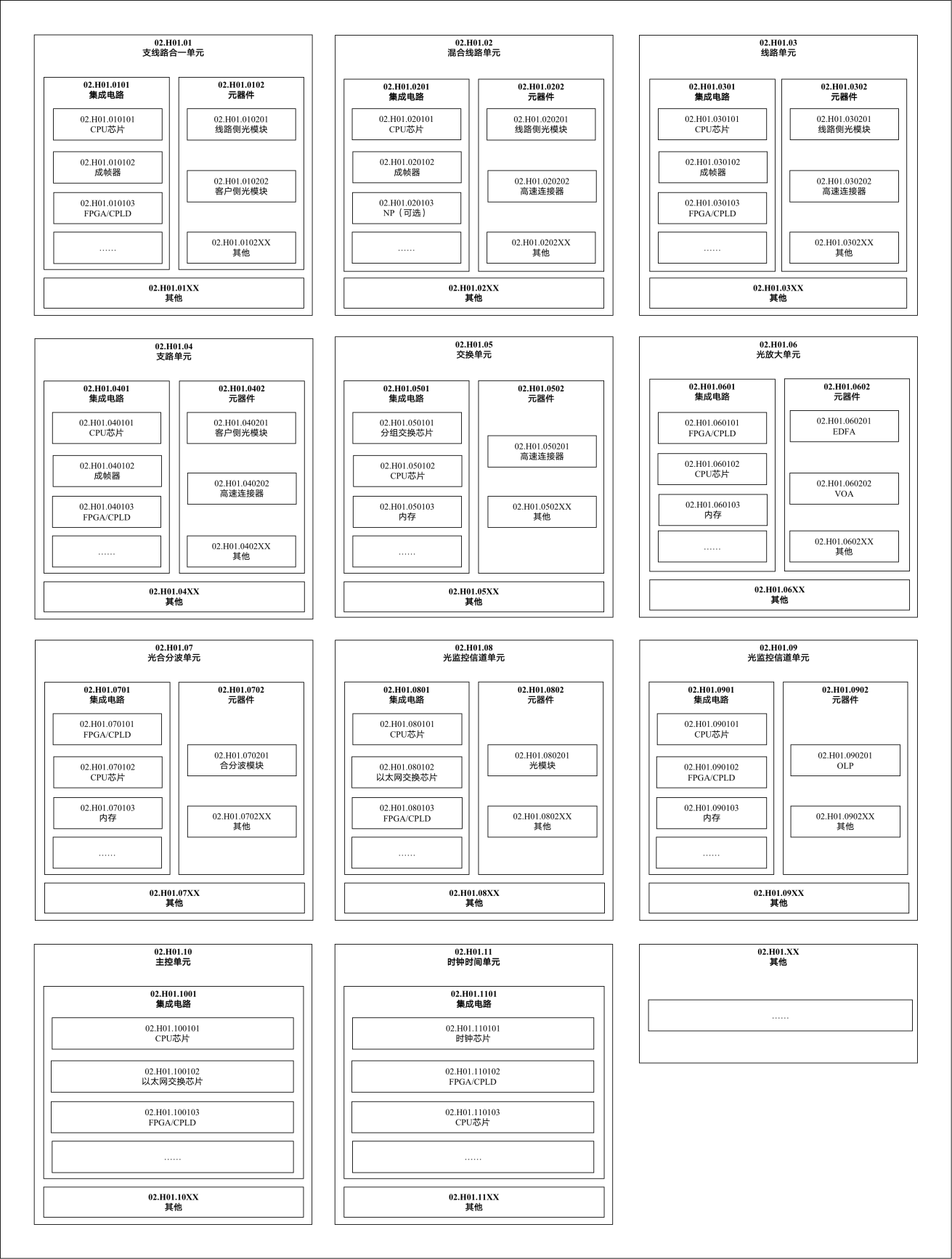
**F5G光传输设备（盒式交叉）产品框架图**

1. 产品框架图



二、主要部件及器件清单

| **一级类别/编号** | **二级类别/编号** | **三级类别编号** | **三级类别** | **备注** |
| --- | --- | --- | --- | --- |
| 支线路合一单元/02.H01.01 | 集成电路/02.H01.0101 | 02.H01.010101 | CPU芯片 | / |
| 02.H01.010102 | 成帧器 | / |
| 02.H01.010103 | FPGA/CPLD | / |
| 02.H01.010104 | 内存 | / |
| 02.H01.010105 | 存储 | / |
| 02.H01.010106 | 时钟芯片 | / |
| 02.H01.0101XX | 其他 | / |
| 元器件/02.H01.0102 | 02.H01.010201 | 线路侧光模块 | / |
| 02.H01.010202 | 客户侧光模块 | / |
| 02.H01.0102XX | 其他 | / |
| 其他/02.H01.01XX | 02.H01.01XX00 | / | / |
| 混合线路单元/02.H01.02 | 集成电路/02.H01.0201 | 02.H01.020101 | CPU芯片 | / |
| 02.H01.020102 | 成帧器 | / |
| 02.H01.020103 | NP（可选） | / |
| 02.H01.020104 | FPGA/CPLD | / |
| 02.H01.020105 | 内存 | / |
| 02.H01.020106 | 存储 | / |
| 02.H01.020107 | 时钟芯片 | / |
| 02.H01.0201XX | 其他 | / |
| 元器件/02.H01.0202 | 02.H01.020201 | 线路侧光模块 | / |
| 02.H01.020202 | 高速连接器 | / |
| 02.H01.0202XX | 其他 | / |
| 其他/02.H01.02XX | 02.H01.02XX00 | / | / |
| 线路单元/02.H01.03 | 集成电路/02.H01.0301 | 02.H01.030101 | CPU芯片 | / |
| 02.H01.030102 | 成帧器 | / |
| 02.H01.030103 | FPGA/CPLD | / |
| 02.H01.030104 | 内存 | / |
| 02.H01.030105 | 存储 | / |
| 02.H01.030106 | 时钟芯片 | / |
| 02.H01.0301XX | 其他 | / |
| 元器件/02.H01.0302 | 02.H01.030201 | 线路侧光模块 | / |
| 02.H01.030202 | 高速连接器 | / |
| 02.H01.0302XX | 其他 | / |
| 其他/02.H01.03XX | 02.H01.03XX00 | / | / |
| 支路单元/02.H01.04 | 集成电路/02.H01.0401 | 02.H01.040101 | CPU芯片 | / |
| 02.H01.040102 | 成帧器 | / |
| 02.H01.040103 | FPGA/CPLD | / |
| 02.H01.040104 | 内存 | / |
| 02.H01.040105 | 存储 | / |
| 02.H01.040106 | 时钟芯片 | / |
| 02.H01.0401XX | 其他 | / |
| 元器件/02.H01.0402 | 02.H01.040201 | 客户侧光模块 | / |
| 02.H01.040202 | 高速连接器 | / |
| 02.H01.0402XX | 其他 | / |
| 其他/02.H01.04XX | 02.H01.04XX00 | / | / |
| 交换单元/02.H01.05 | 集成电路/02.H01.0501 | 02.H01.050101 | 分组交换芯片 | / |
| 02.H01.050102 | CPU芯片 | / |
| 02.H01.050103 | 内存 | / |
| 02.H01.050104 | 存储 | / |
| 02.H01.050105 | 时钟芯片 | / |
| 02.H01.050106 | FPGA/CPLD | / |
| 02.H01.0501XX | 其他 | / |
| 元器件/02.H01.0502 | 02.H01.050201 | 高速连接器 | / |
| 02.H01.0502XX | 其他 | / |
| 其他/02.H01.05XX | 02.H01.05XX00 | / | / |
| 光放大单元/02.H01.06 | 集成电路/02.H01.0601 | 02.H01.060101 | FPGA/CPLD | / |
| 02.H01.060102 | CPU芯片 | / |
| 02.H01.060103 | 内存 | / |
| 02.H01.060104 | 存储 | / |
| 02.H01.0601XX | 其他 | / |
| 元器件/02.H01.0602 | 02.H01.060201 | EDFA | / |
| 02.H01.060202 | VOA | / |
| 02.H01.0602XX | 其他 | / |
| 其他/02.H01.06XX | 02.H01.06XX00 | / | / |
| 光合分波单元/02.H01.07 | 集成电路/02.H01.0701 | 02.H01.070101 | FPGA/CPLD | / |
| 02.H01.070102 | CPU芯片 | / |
| 02.H01.070103 | 内存 | / |
| 02.H01.070104 | 存储 | / |
| 02.H01.0701XX | 其他 | / |
| 元器件/02.H01.0702 | 02.H01.070201 | 合分波模块 | / |
| 02.H01.0702XX | 其他 | / |
| 其他/02.H01.07XX | 02.H01.07XX00 | / | / |
| 光监控信道单元/02.H01.08 | 集成电路/02.H01.0801 | 02.H01.080101 | CPU芯片 | / |
| 02.H01.080102 | 以太网交换芯片 | / |
| 02.H01.080103 | FPGA/CPLD | / |
| 02.H01.080104 | 内存 | / |
| 02.H01.080105 | 存储 | / |
| 02.H01.0801XX | 其他 | / |
| 元器件/02.H01.0802 | 02.H01.080201 | 光模块 | / |
| 02.H01.0802XX | 其他 | / |
| 其他/02.H01.08XX | 02.H01.08XX00 | / | / |
| 光线路保护单元/02.H01.09 | 集成电路/02.H01.0901 | 02.H01.090101 | CPU芯片 | / |
| 02.H01.090102 | FPGA/CPLD | / |
| 02.H01.090103 | 内存 | / |
| 02.H01.090104 | 存储 | / |
| 02.H01.0901XX | 其他 | / |
| 元器件/02.H01.0902 | 02.H01.090201 | OLP | / |
| 02.H01.0902XX | 其他 | / |
| 其他/02.H01.09XX | 02.H01.09XX00 | / | / |
| 主控单元/02.H01.10 | 集成电路/02.H01.1001 | 02.H01.100101 | CPU芯片 | / |
| 02.H01.100102 | 以太网交换芯片 | / |
| 02.H01.100103 | FPGA/CPLD | / |
| 02.H01.100104 | 内存 | / |
| 02.H01.100105 | 时钟芯片 | / |
| 02.H01.100106 | 存储 | / |
| 02.H01.1001XX | 其他 | / |
| 其他/02.H01.10XX | 02.H01.10XX00 | / | / |
| 时钟时间单元/02.H01.11 | 集成电路/02.H01.1101 | 02.H01.110101 | 时钟芯片 | / |
| 02.H01.110102 | FPGA/CPLD | / |
| 02.H01.110103 | CPU芯片 | / |
| 02.H01.110104 | 内存 | / |
| 02.H01.110105 | 存储 | / |
| 02.H01.1101XX | 其他 | / |
| 其他/02.H01.11XX | 02.H01.11XX00 | / | / |
| 其他/02.H01.XX | / | / | / | / |